**Appelli di Reti Logiche di Gennaio e Febbraio 2022**

A seguito della lettera del Magnifico Rettore del 5 gennaio 2022, che conferma quanto stabilito dal Senato Accademico del 15 novembre 2021, gli esami da remoto non potranno più essere effettuati in forma scritta, ma solo orale.

A seguito di ciò gli esami in presenza si svolgeranno nella usuale **forma scritta**; (si consiglia di prendere visione del sito di [Reti Logiche e Calcolatori Elettronici](http://www-3.unipv.it/ingegneria/didattica/schedacorso1415.php?cod=500540&spec=0) in particolare della sezione “Modalità di verifica dell’Apprendimento”).

**Solo per chi ne abbia fatto espressa richiesta**, in alternativa allo svolgimento della prova scritta in presenza, la prova in modalità remota consisterà in un orale tramite la piattaforma Skype. Per motivi organizzativi, le prove scritte in presenza ed orali in remoto non avverranno in contemporanea. Alla chiusura delle iscrizioni, 2 giorni prima dell’inizio delle prove, verranno comunicate le istruzioni operative per la prova su Skype solo agli studenti che ne hanno richiesto la prova da remoto.

Per motivi organizzativi **non potranno essere accolte richieste** di sostenere l’esame da parte di **studenti non prenotati**, quale che sia la modalità prescelta.

Le prove orali sul progetto VHDL si svolgeranno comunque da remoto, via Skype, ovviamente per i candidati che abbiano superato la prova ed abbiano manifestato la volontà di sostenere la prova orale (si consiglia di prendere visione del sito di [Reti Logiche e Calcolatori Elettronici](http://www-3.unipv.it/ingegneria/didattica/schedacorso1415.php?cod=500540&spec=0) in particolare della sezione “Modalità di verifica dell’Apprendimento”).