

RETI LOGICHE (Prof. E. Torti)

Appello del 26 marzo 2021

È possibile prendere visione dell'esame via Skype previo appuntamento con il docente da concordare via email.

Gli studenti che vogliono sostenere le prova orale devono comunicarlo al docente entro il 7 aprile 2021 (la prova orale potrà poi essere effettuata anche in una data successiva al 10 marzo, ma entro il 15 maggio 2021). Si ricorda che la prova orale richiede la discussione di un progetto VHDL sviluppato in autonomia dal candidato.

Chi non volesse sostenere l'orale ed avesse già concluso le prove inerenti al modulo di Calcolatori Elettronici, comunichi l'eventuale accettazione del voto al prof. Danese.

NC denota prove che non sono state corrette in quanto ininfluenti sul risultato finale comunque insufficiente.

Il campo "Controllo" contiene le prime due lettere di cognome e nome.

Matricola	Controllo	Dom. 1	Dom. 2	Dom. 3	Dom. 4	Dom. 5	Dom. 6	Dom. 7	Voto
421449	ANST	26	26	0	10	15	26	10	INS
457664	BISA	26	27	30	27	26	30	20	27
439380	D'SI	18	25	22	24	15	15	12	19
459321	KAAL	27	29	27	20	15	18	12	21
442142	MAES	5	20	30	15	26	18	10	18
447300	MIAN	27	30	30	26	25	18	15	24
447503	NGIS	27	25	30	15	24	10	15	21
445923	SARI	30	28	18	30	28	10	26	24
439699	SCMA	5	24	10	22	26	12	20	INS
457547	SIHA	18	30	15	27	26	27	20	23