

RETI LOGICHE (Prof. E. Torti)

Appello del 24 novembre 2023

Gli studenti che vogliono sostenere le prova orale devono comunicarlo al docente entro il 7 dicembre 2023 (la prova orale potrà poi essere effettuata anche in una data successiva al 7 dicembre, ma entro il 31 gennaio 2024). Si ricorda che la prova orale richiede la discussione di un progetto VHDL sviluppato in autonomia dal candidato.

Chi volesse prendere visione del compito, si presenti venerdì 1 dicembre 2023 alle ore 10:00 presso il laboratorio di microcalcolatori, piano D, prendendo la scala di fronte alla presidenza.

Chi non volesse sostenere l'orale ed avesse già concluso le prove inerenti al modulo di Calcolatori Elettronici, comunichi l'eventuale accettazione del voto al prof. Danese.

NC denota prove che non sono state corrette in quanto ininfluenti sul risultato finale comunque insufficiente.

Il campo "Controllo" contiene le prime due lettere di cognome e nome.

Matricola	Controllo	Dom. 1	Dom. 2	Dom. 3	Dom. 4	Dom. 5	Dom. 6	Dom. 7	Voto
489821	BINI	5	0	28	30	25	30	22	20
470857	BRCO	25	0	5	30	20	30	0	INS
494009	CAGI	29	0	25	0	28	0	NC	INS
468462	CAMA	30	26	30	25	24	30	20	26
490156	DEJA	30	0	0	30	25	0	NC	INS
481248	DEGI	27	0	10	30	15	0	NC	INS
460969	ENCE	5	0	5	NC	0	NC	NC	INS
488790	GRCH	28	0	30	15	28	0	28	18
470702	IBNI	25	5	30	0	30	0	20	INS
478141	LESA	30	0	27	5	28	0	15	INS
491040	SOSA	30	25	27	30	26	5	25	24
458927	TRGI	10	20	25	5	28	0	NC	INS
489765	VADE	15	0	2	0	NC	NC	NC	INS