

RETI LOGICHE (Prof. E. Torti)

Appello del 22 febbraio 2024

Gli studenti che vogliono sostenere le prova orale devono comunicarlo al docente entro il 15 marzo 2024 (la prova orale potrà poi essere effettuata anche in una data successiva al 15 marzo, ma entro il 30 aprile 2024). Si ricorda che la prova orale richiede la discussione di un progetto VHDL sviluppato in autonomia dal candidato.

Chi volesse prendere visione del compito, si presenti martedì 5 marzo 2024 alle ore 10:00 presso il laboratorio di microcalcolatori, piano D, prendendo la scala di fronte alla presidenza.

Chi non volesse sostenere l'orale ed avesse già concluso le prove inerenti al modulo di Calcolatori Elettronici, comunichi l'eventuale accettazione del voto al prof. Danese.

NC denota prove che non sono state corrette in quanto ininfluenti sul risultato finale comunque insufficiente.

Il campo "Controllo" contiene le prime due lettere di cognome e nome.

Matricola	Controllo	Dom. 1	Dom. 2	Dom. 3	Dom. 4	Dom. 5	Dom. 6	Dom. 7	Voto
471318	ACST	5	10	25	29	25	10	15	INS
501189	AZAB	0	27	30	30	30	30	15	23
436392	BIAL	30	30	26	5	25	5	12	19
482680	BOAL	30	10	5	1	28	10	NC	INS
510883	BRFR	30	30	30	30	27	28	22	28
472128	CAMA	25	30	26	0	28	22	0	19
481663	DIMI	30	22	25	30	25	10	15	22
472054	DOKI	28	5	26	0	0	30	NC	INS
489189	MADA	5	30	26	28	27	25	27	24
502997	MAGI	30	28	18	5	10	30	10	19
478157	PEKE	25	25	26	20	26	22	1	21
493290	PIJA	22	24	26	15	30	20	27	23
504012	VRAN	20	5	0	29	7	10	NC	INS
502912	ZEMA	20	27	20	0	7	10	NC	INS