

## RETI LOGICHE (Prof. E. Torti)

Appello del 05 aprile 2024

Gli studenti che vogliono sostenere le prova orale devono comunicarlo al docente entro il 16 aprile 2024 (la prova orale potrà poi essere effettuata anche in una data successiva al 16 aprile, ma entro il 31 maggio 2024). Si ricorda che la prova orale richiede la discussione di un progetto VHDL sviluppato in autonomia dal candidato.

Chi volesse prendere visione del compito, si presenti venerdì 12 aprile 2024 alle ore 10:00 presso il laboratorio di microcalcolatori, piano D, prendendo la scala di fronte alla presidenza.

Chi non volesse sostenere l'orale ed avesse già concluso le prove inerenti al modulo di Calcolatori Elettronici, comunichi l'eventuale accettazione del voto al prof. Danese.

NC denota prove che non sono state corrette in quanto ininfluenti sul risultato finale comunque insufficiente.

Il campo "Controllo" contiene le prime due lettere di cognome e nome.

Matricola	Controllo	Dom. 1	Dom. 2	Dom. 3	Dom. 4	Dom. 5	Dom. 6	Dom. 7	Voto
471318	ACST	28	0	10	22	26	28	15	18
467369	AULO	22	5	5	30	24	0	NC	INS
495997	FOAL	NC	NC	0	NC	0	0	0	INS
470403	GEEM	28	26	30	30	30	30	15	27
454254	GRED	0	0	5	20	NC	NC	NC	INS
470702	IBNI	10	15	7	22	30	0	NC	INS
489765	VADE	27	0	5	10	26	0	NC	INS
493375	VOFE	30	30	30	27	28	30	25	29