

## RETI LOGICHE (Prof. E. Torti)

Appello del 15 novembre 2024

Gli studenti che vogliono sostenere le prova orale devono comunicarlo al docente entro il 25 novembre 2024 (la prova orale potrà poi essere effettuata anche in una data successiva al 25 novembre 2024, ma entro il 31 gennaio 2025). Si ricorda che la prova orale richiede la discussione di un progetto VHDL sviluppato in autonomia dal candidato.

Chi volesse prendere visione del compito, si presenti giovedì 21 novembre 2024 alle ore 15:00 presso il laboratorio di microcalcolatori, piano D, prendendo la scala di fronte alla presidenza.

Chi non volesse sostenere l'orale ed avesse già concluso le prove inerenti al modulo di Calcolatori Elettronici, comunichi l'eventuale accettazione del voto al prof. Danese.

NC denota prove che non sono state corrette in quanto ininfluenti sul risultato finale comunque insufficiente.

Il campo "Controllo" contiene le prime due lettere di cognome e nome.

Matricola	Controllo	Dom. 1	Dom. 2	Dom. 3	Dom. 4	Dom. 5	Dom. 6	Dom. 7	Voto
481404	ALAL	5	18	28	30	30	28	25	23
471934	ANLI	0	0	24	5	NC	NC	NC	INS
503212	ANEM	5	0	22	22	27	10	NC	INS
502899	CORI	10	5	24	5	5	NC	NC	INS
504361	GALO	5	0	5	5	NC	NC	NC	INS
478354	GUJO	29	5	27	30	22	18	20	22
493563	LUPA	0	5	0	27	NC	NC	NC	INS
501921	MANI	10	0	15	5	NC	NC	NC	INS
502906	MIÉT	0	0	NC	0	NC	NC	NC	INS
479638	PIAN	24	0	5	0	NC	NC	NC	INS
489116	PLSI	5	0	30	30	15	30	20	19
526947	PRGI	15	30	27	27	5	27	15	21
488225	RELO	29	5	5	5	30	22	10	INS
501086	ROAU	0	0	0	NC	NC	0	NC	INS
471938	SEGA	0	5	10	10	NC	NC	NC	INS