

RETI LOGICHE (Prof. E. Torti)

Appello del 23 gennaio 2026

Gli studenti che vogliono sostenere le prova orale devono comunicarlo al docente entro il 6 febbraio 2026 (la prova orale potrà poi essere effettuata anche in una data successiva al 6 febbraio, ma entro il 27 febbraio 2026). Si ricorda che la prova orale richiede la discussione di un progetto VHDL sviluppato in autonomia dal candidato.

Chi volesse prendere visione del compito, si presenti giovedì 29 gennaio 2026 alle ore 10:00 presso il laboratorio di microcalcolatori, piano D, prendendo la scala di fronte alla presidenza.

Chi non volesse sostenere l'orale ed avesse già concluso le prove inerenti al modulo di Calcolatori Elettronici, comunichi l'eventuale accettazione del voto al prof. Danese.

NC denota prove che non sono state corrette in quanto ininfluenti sul risultato finale comunque insufficiente.

Matricola	Dom. 1	Dom. 2	Dom. 3	Dom. 4	Dom. 5	Dom. 6	Dom. 7	Voto
537906	7	0	25	0	27	NC	NC	INS
502894	12	0	10	10	0	NC	NC	INS
520982	30	0	10	5	18	5	NC	INS
513357	27	30	5	5	15	0	NC	INS
523551	0	0	10	5	NC	NC	NC	INS
479382	10	0	10	24	27	5	NC	INS
519773	2	0	10	27	5	NC	NC	INS
517359	30	0	10	18	15	27	18	INS
449607	7	0	10	25	24	25	12	INS
513806	7	0	28	30	24	27	18	19
516131	27	0	15	30	27	29	23	22
478379	15	0	10	18	0	NC	NC	INS
504553	18	0	10	30	24	3	NC	INS
491352	13	0	10	10	0	NC	NC	INS
517190	30	0	10	0	30	24	15	INS