

RETI LOGICHE (Prof. E. Torti)

Appello del 19 febbraio 2026

Gli studenti che vogliono sostenere le prova orale devono comunicarlo al docente entro il 3 marzo 2026 (la prova orale potrà poi essere effettuata anche in una data successiva al 3 marzo, ma entro il 3 aprile 2026). Si ricorda che la prova orale richiede la discussione di un progetto VHDL sviluppato in autonomia dal candidato.

Chi volesse prendere visione del compito, si presenti mercoledì 25 febbraio 2026 alle ore 10:00 presso il laboratorio di microcalcolatori, piano D, prendendo la scala di fronte alla presidenza.

Chi non volesse sostenere l'orale ed avesse già concluso le prove inerenti al modulo di Calcolatori Elettronici, comunichi l'eventuale accettazione del voto al prof. Danese.

NC denota prove che non sono state corrette in quanto ininfluenti sul risultato finale comunque insufficiente.

Matricola	Dom. 1	Dom. 2	Dom. 3	Dom. 4	Dom. 5	Dom. 6	Dom. 7	Voto
537906	24	26	22	26	28	18	25	24
502894	10	30	26	28	15	10	20	20
520982	18	26	22	30	15	26	15	22
513357	10	24	15	0	15	5	NC	INS
516051	24	15	15	0	15	10	NC	INS
494127	5	0	15	10	NC	NC	NC	INS
493367	5	0	5	0	NC	NC	NC	INS
517359	0	0	10	15	NC	NC	NC	INS
449607	15	26	12	0	15	24	NC	INS
522985	10	0	18	0	NC	NC	NC	INS
516058	15	24	26	0	15	10	NC	INS
478379	15	26	10	0	NC	0	NC	INS
515197	18	15	18	0	15	5	NC	INS
504553	5	24	26	28	15	10	15	18
491352	0	15	26	26	15	10	NC	INS
518878	18	24	24	26	0	15	15	INS
461231	5	24	5	27	NC	0	NC	INS
493375	30	26	27	26	15	30	30	26
517190	5	30	10	24	15	15	28	18