

RETI LOGICHE (Prof. E. Torti)

Appello del 1 aprile 2026

Gli studenti che vogliono sostenere le prova orale devono comunicarlo al docente entro il 15 aprile 2026 (la prova orale potrà poi essere effettuata anche in una data successiva al 15 aprile, ma entro il 29 maggio 2026). Si ricorda che la prova orale richiede la discussione di un progetto VHDL sviluppato in autonomia dal candidato.

Chi volesse prendere visione del compito, si presenti giovedì 16 aprile 2026 alle ore 16:00 presso il laboratorio di microcalcolatori, piano D, prendendo la scala di fronte alla presidenza.

Chi non volesse sostenere l'orale ed avesse già concluso le prove inerenti al modulo di Calcolatori Elettronici, comunichi l'eventuale accettazione del voto al prof. Danese.

NC denota prove che non sono state corrette in quanto ininfluenti sul risultato finale comunque insufficiente.

Matricola	Dom. 1	Dom. 2	Dom. 3	Dom. 4	Dom. 5	Dom. 6	Dom. 7	Voto
515744	0	0	10	25	26	NC	NC	INS
519153	0	5	0	15	NC	NC	NC	INS
513357	0	10	10	15	0	NC	NC	INS
516051	0	30	25	15	0	18	NC	INS
491267	0	NC	0	NC	NC	0	NC	INS
479382	0	0	0	NC	NC	NC	NC	INS
503753	25	10	0	0	NC	0	NC	INS
518188	0	5	25	NC	NC	0	NC	INS
516358	0	5	0	27	NC	NC	NC	INS
516058	30	27	27	30	0	18	0	19
515197	0	10	10	10	NC	NC	NC	INS
491352	0	24	0	28	27	5	NC	INS
518878	0	20	27	27	30	18	20	20
481256	0	10	25	0	27	NC	NC	INS
461231	0	29	23	27	27	18	20	21