

RETI LOGICHE (Prof. E. Torti)

Appello del 04 settembre 2026

Gli studenti che vogliono sostenere le prova orale devono comunicarlo al docente entro il 20 settembre 2026 (la prova orale potrà poi essere effettuata anche in una data successiva al 20 settembre, ma entro il 31 ottobre 2026). Si ricorda che la prova orale richiede la discussione di un progetto VHDL sviluppato in autonomia dal candidato.

Chi volesse prendere visione del compito, si presenti lunedì 14 settembre 2026 alle ore 10:00 presso il laboratorio di microcalcolatori, piano D, prendendo la scala di fronte alla presidenza.

Chi non volesse sostenere l'orale ed avesse già concluso le prove inerenti al modulo di Calcolatori Elettronici, comunichi l'eventuale accettazione del voto al prof. Danese.

NC denota prove che non sono state corrette in quanto ininfluenti sul risultato finale comunque insufficiente.

Matricola	Dom. 1	Dom. 2	Dom. 3	Dom. 4	Dom. 5	Dom. 6	Dom. 7	Media	Voto
533431	22	5	10	27	27	5	15	15,86	INS
557309	27	0	0	NC	NC	0	NC	6,75	INS
493293	25	0	10	24	22	5	15	14,43	INS
534754	30	10	30	0	27	30	0	18,14	18
532723	30	30	10	28	27	25	25	25,00	25
491267	15	28	30	10	27	30	20	22,86	23
558192	30	10	24	22	5	24	15	18,57	19
554684	30	5	10	10	25	15	15	15,71	INS
533117	15	24	10	5	0	0	15	9,86	INS
523276	27	27	30	30	20	0	20	22,00	22
541282	30	24	5	27	26	15	15	20,29	20
514944	25	15	26	0	27	27	15	19,29	19
559818	15	15	30	28	26	15	0	18,43	18
535588	10	5	30	5	5	NC	NC	11,00	INS