

RETI LOGICHE (Prof. E. Torti)

Appello del 22 SETTEMBRE 2026

Gli studenti che vogliono sostenere le prova orale devono comunicarlo al docente entro il 10 ottobre 2026 (la prova orale potrà poi essere effettuata anche in una data successiva al 10 ottobre, ma entro il 31 ottobre 2026). Si ricorda che la prova orale richiede la discussione di un progetto VHDL sviluppato in autonomia dal candidato.

Chi volesse prendere visione del compito, si presenti lunedì 28 settembre 2026 alle ore 11:00 presso il laboratorio di microcalcolatori, piano D, prendendo la scala di fronte alla presidenza.

Chi non volesse sostenere l'orale ed avesse già concluso le prove inerenti al modulo di Calcolatori Elettronici, comunichi l'eventuale accettazione del voto al prof. Danese.

NC denota prove che non sono state corrette in quanto ininfluenti sul risultato finale comunque insufficiente.

Matricola	Dom. 1	Dom. 2	Dom. 3	Dom. 4	Dom. 5	Dom. 6	Dom. 7	Voto
533431	18	5	5	10	27	27	15	INS
557309	18	5	5	20	NC	0	NC	INS
537561	30	0	5	29	30	30	15	20
505974	18	24	27	7	8	0	NC	INS
535963	26	24	22	30	28	22	25	25
493293	15	5	22	20	24	10	15	INS
555215	26	27	5	24	27	27	25	23
494127	18	0	22	7	0	NC	NC	INS
478354	30	5	27	24	30	27	25	24
533117	10	5	0	NC	NC	0	NC	INS
479648	15	30	20	5	27	27	25	21
532968	30	26	5	5	24	27	15	19
523775	24	12	27	7	24	5	25	18
535588	5	NC	NC	NC	0	0	0	INS